Į

CCD SOLID-STATE IMAGE PICKUP DEVICE CHIP PACKAGE AND ITS PACKAGING METHOD

Patent number:

JP9069618

Publication date:

1997-03-11

Inventor:

NAKADA SHINICHI

Applicant:

SONY CORP

Classification:
- international:

H01L21/60; H01L23/02; H01L27/14; H04N5/335;

H01L21/02; H01L23/02; H01L27/14; H04N5/335; (IPC1-

7): H01L27/14; H01L21/60; H01L23/02; H04N5/335

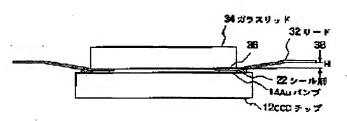
- european:

Application number: JP19950246594 19950831 Priority number(s): JP19950246594 19950831

Report a data error here

Abstract of JP9069618

PROBLEM TO BE SOLVED: To provide a CCD solid-state image pickup device chip package which has such a structure that the short-circuiting between a chip and a lead may occur at the time of packaging of the chip and transparent insulation plate and a packaging method therefor. SOLUTION: The package is provided with a chip 12 having a CCD solidstate image pickup device, a lead 32 connected with an electrode pad 14 of the chip, and a transparent insulation plate 34 facing the chip and interposing the lead between the chip and itself, and the peripheral parts of the chip and transparent insulation plate including the lead penetrated part are together sealed with a sealing agent. The lead 32 has such a shape that the interval between the chip 12 and itself becomes larger toward the outside of electrode pad joint end of the lead 32. The outer size of the plate 34 is slightly larger than that of the chip 12, and the outer edge of the plate 34 is aligned with that of the electrode pad of the chip 12 or it is positioned slightly outside therefrom.



Data supplied from the esp@cenet database - Worldwide

BEST AVAILABLE COPY

THIS PAGE BLANK (USPTO)

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-69618

(43)公開日 平成9年(1997)3月11日

(51) Int.Cl. ⁶		識別記号	庁内整理番号	FΙ			技術表示箇所
H01L	27/14			H01L	27/14	D	
	21/60	3 1 1			21/60	311W	•
	23/02				23/02	F	
H 0 4 N	5/335	•		H 0 4 N	5/335	v	
				審査請	求 未請求	請求項の数6	FD (全 7 頁)

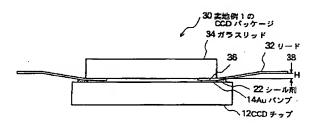
(21)出願番号	特顯平7-246594	(71)出顧人 000002185
(22)出願日	平成7年(1995)8月31日	ソニー株式会社 東京都品川区北品川6丁目7番35号 (72)発明者 中田 信一
•		東京都品川区北品川6丁目7番35号 ソニー株式会社内
		(74)代理人 弁理士 高橋 光男

(54) 【発明の名称】 CCD固体撮像素子パッケージ及びその封止方法

(57)【要約】

【課題】 チップと透明絶縁板との封止の際に、チップとリードとの短絡的な接触が生じないような構造を有するCCD固体撮像素子バッケージ及びその封止方法を提供する。

【解決手段】 本CCD固体撮像素子パッケージは、CCD固体撮像素子を有するチップ12と、チップの電極パッド14に接続されたリード32と、チップに対面し、かつチップとの間にリードを介在させている透明絶縁板34とを備え、チップと透明絶縁板の周辺部同士がリード貫通部分を含めて相互にシール剤22によって封止されているCCD固体撮像素子パッケージである。リードは、リードの電極パッド接合端から外方に向かうに従ってチップとの間隙が大きくなるような形状を有する。透明絶縁板は、その外縁寸法がチップの電極パットの外縁と同じか、強かに外方に位置している。



【特許請求の範囲】

【請求項1】 CCD固体撮像素子が形成されているチップと、チップの電極パッドに接続されたリードと、チップに対面し、かつチップとの間にリードを介在させている透明絶縁板とを備え、チップと透明絶縁板の周辺部同士がリード貫通部分を含めて相互に封止されているCCD固体撮像素子パッケージにおいて、

リードは、リードの電極バッド接合端から外方に向かう に従ってチップとの間隙が大きくなるような形状を有 し、

透明絶縁板は、その外縁寸法がチップの外縁寸法より僅かに小さく、透明絶縁板の外縁がチップの電極バッドの外縁と同じか、僅かに外方に位置していることを特徴とするCCD固体撮像素子バッケージ。

【請求項2】 CCD固体撮像素子が形成されているチップと、チップの電極パッドに接続されたリードと、チップに対面し、かつチップとの間にリードを介在させている透明絶縁板とを備え、チップと透明絶縁板の周辺部同士がリード貫通部分を含めて相互に封止されているCCD固体撮像素子パッケージにおいて、

リードは、リードの電極バッド接合端から外方に向かう に従ってチップとの間隙が大きくなるような形状を有 し、

透明絶縁板は、その周辺部のチップに対向する面がリードの形状に合致するように面取り加工されていることを特徴とするCCD固体撮像素子パッケージ。

【請求項3】 CCD固体撮像素子が形成されているチップと、チップの電極パッドに接続されたリードと、チップに対面し、かつチップとの間にリードを介在させている透明絶縁板とを備え、チップと透明絶縁板の周辺部 30 同士がリード貫通部分を含めて相互に封止されている C C D 固体撮像素子パッケージにおいて、

チップと透明絶縁板との間に挟まれているリード部分と チップとの間に絶縁性材料からなるスペーサが介在して いることを特徴とするCCD固体撮像素子パッケージ。

【請求項4】 透明絶縁板がガラス板で、かつリードが Cu製リードであることを特徴とする請求項1から3の うちのいずれか1項に記載のCCD固体撮像素子パッケージ。

【請求項5】 CCD固体撮像素子が形成されているチップを封止してなるCCD固体撮像素子パッケージの封止方法であって、リードをテープボンディングしたチップに透明絶縁板を重ね、チップと透明絶縁板の周辺部同士をリード貫通部分を含めて相互にシール剤で封止する際に、

チップの外縁寸法より僅かに小さい外縁寸法を有する透明絶縁板の周辺部の下面に封止用のシール剤を塗布し、透明絶縁板の外縁がチップの電極バッドの外縁と同じか、僅かに外方に位置するように透明絶縁板を位置決めしてチップ上に載せ、かつリードフレームの下面がリー 50

ドの上面より高い位置になるようにチップとリードフレームを保持した状態で透明絶縁板をチップに押圧しつつシール剤を硬化させることを特徴とするCCD固体撮像素子バッケージの封止方法。

【請求項6】 CCD固体撮像素子が形成されているチップを封止してなるCCD固体撮像素子パッケージの封止方法であって、リードをテープボンディングしたチップに透明絶縁板を重ね、チップと透明絶縁板の周辺部同士をリード貫通部分を含めて相互にシール剤で封止する 10 際に、

透明絶縁板の周辺部の下面に面取り加工を施し、

透明絶縁板の下面の面取り加工領域の内側に封止用のシール剤を塗布し、

透明絶縁板に塗布したシール剤がチップの電極パッドの外側領域に位置するように透明絶縁板を位置決めしてチップ上に載せ、かつリードフレームの下面がリードの上面より高い位置になるようにチップとリードフレームを保持した状態で透明絶縁板をチップに押圧しつつシール剤を硬化させることを特徴とするCCD固体撮像素子パッケージの封止方法。

【発明の詳細な説明】

[0001]

20

【発明の属する技術分野】本発明は、CCD固体撮像素子パッケージ及び封止方法に関し、更に詳細には、CCD固体撮像素子が形成されているチップとチップ電極の外部接続用リードとの間で生じやすいエッジ短絡を防止するようにしたCCD固体撮像素子パッケージ及びその封止方法に関するものである。

[0002]

【従来の技術】図7を参照して、従来のCCD固体撮像 素子パッケージの構成を説明する。従来のCCD固体撮 像素子バッケージI0(以下、簡単にCCDバッケージ 10と言う)は、図7に示すように、CCD固体撮像素 子が形成されているチップ12(以下、簡単にチップ1 2と言う)と、チップ12の電極バッドにAuバンプ1 4により接続され、外方水平方向に真っ直ぐに伸びてい るC u製のリード16と、チップ12と同じ寸法を有し てチップ12に対面し、かつチップ12と間でリード1 6を挟んでいる板状のガラスリッド18とを備えてい る。ガラスリッド18は、チップ12の平面外形寸法と 同じ平面外形寸法を有し、チップ12の表面を保護し信 頼性を確保するために設けてある。更に、CCDバッケ ージ10ぱ、チップ12の有効領域を中空部20にする ためにチップ12とガラスリッド18の周辺部同士がリ ード貫通部分を含めて相互にシール剤22により封止さ れていて、中空部の高さはリード16の厚さにより維持 されている。更に、ガラスリッド18の中央部を除いて CCDパッケージ10の全体が、樹脂で封止されている 場台もある。

50 【0003】従来のCCDパッケージ10の製造方法で

3

は、先ず、図8に示すように、チップ12の電極パッド に形成されたAuバンプ14にリードフレーム(図示せ ず)のリード16をボンディングする。ボンディング は、通常、テープボンディング(TAB、Tape Automat ed Bonding) により行われている。次いで、ガラスリッ ド18の周辺部にシール剤22をディスペンサ等により 塗布し、リード16をボンディングしたチップ12の周 辺部上にシール剤22が来るようにチップ12とガラス リッド18とを位置合わせする。続いて、ガラスリッド 18をチップ12上に載せてガラスリッド18を加圧 し、圧着した状態にする。シール剤22が熱硬化性樹脂 の場合には、チップ12とガラスリッド18との組合体 に熱キュアを施してシール剤22を硬化させ、またシー ル剤22がUV硬化性樹脂の場合にはチップ12とガラ スリッド18との組合体にUV露光を施してシール剤2 2を硬化させる。これにより、図7に示したCCDパッ ケージ10を得ることができる。

[0004]

【発明が解決しようとする課題】しかし、従来のCCD バッケージ10では、ガラスリッド18をチップ12に 20 圧着したとき、図9に示すように、ガラスリッド18を押圧する力のためにガラスリッド18の周辺部がリード 16に接触し、リード16がチップ12側に折れ曲がるように変形し、その結果、リード16とチップ12の外縁部(エッジ)とがしばしば接触する。このため、チップが電気的に短絡したり、CCD固体撮像素子の特性が低下すると言う問題を招き、チップの製品歩留りが低下すると言う結果になる。この問題は、CCDバッケージが小型化し、薄型化すると共に益々高い頻度で発生しており、早急に解決することが望まれている。 30

【0005】以上の状況に照らして、本発明の目的は、チップと透明絶縁板との封止の際に、チップとリードとの短絡的な接触が生じないような構造を有するCCD固体撮像素子バッケージ及びその封止方法を提供することである。

[0006]

【課題を解決するための手段】上記目的を達成するために、本発明に係るCCD固体撮像素子パッケージ(以下、第1発明と言う)は、CCD固体撮像素子が形成されているチップと、チップの電極パッドに接続されたリードと、チップに対面し、かつチップとの間にリードを介在させている透明絶縁板とを備え、チップと透明絶縁板の周辺部同士がリード貫通部分を含めて相互に封止されているCCD固体撮像素子パッケージにおいて、リードは、リードの電極パッド接合端から外方に向からに従ってチップとの間隙が大きくなるような形状を有し、透明絶縁板は、その外縁寸法がチップの外縁寸法より僅かに小さく、透明絶縁板の外縁がチップの電極パッドの外縁と同じか、僅かに外方に位置していることを特徴としている。

【0007】リードが上述のような形状を有することによりリードとチップのエッジとの間隔が大きくなるので、また上述のように透明絶縁板の外縁が電極バッドの外縁か、僅かに外方に位置するように透明絶縁板がチップ上に位置合わせされているので、透明絶縁板をチップに圧着した時、透明絶縁板が電極バッド接続部より外方のリード部分に接触しない。よって、本発明に係るCCD固体撮像素子バッケージでは、従来のように透明絶縁板の10 外縁がリードに接触してリードを押圧し、チップ側に変形させるようなことが生じないので、本発明は、リードとチップとが短絡的接触を行うと言う従来の問題を解決することがでる。

【0008】また、本発明に係る別のCCD固体撮像素子パッケージ(以下、第2発明と言う)では、リードは、リードの電極パッド接合端から外方に向かうに従ってチップとの間隙が大きくなるような形状を有し、透明絶縁板は、その周辺部のチップに対向する面がリードの形状に合致するように面取り加工されていることを特徴としている。

【0009】第2発明の場合、透明絶縁板の平面外形寸法は、チップの平面外形寸法とほぼ同じで良い。リードが上述のような形状を有することによりリードとチップのエッジとの間隔が大きくので、また上述のように透明絶縁板の周辺部の下面が面取りされているので、チップ上に透明絶縁板を位置合わせして圧着した時、透明絶縁板は、電極パッド接続部よりリードの外方の部分に接触しない。よって、本発明に係るCCD固体撮像素子パッケージでは、従来のように透明絶縁板の外縁がリードに接触してリードを押圧し、チップ側に変形させるようなことが生じないので、本発明は、リードとチップとが短絡的接触を行うと言う従来の問題を解決することがでる。

【0010】また、本発明に係る別のCCD固体撮像素子パッケージ(以下、第3発明と言う)は、チップと透明絶縁板との間に挟まれているリード部分とチップとの間に絶縁性材料からなるスペーサが介在していることを特徴としている。本発明に係るCCD固体撮像素子パッケージでは、チップ上に透明絶縁板を位置合わせして圧着した時、透明絶縁板の外縁が電極パッド接続部よりリードの外方の部分に接触したとしても、リード部分とチップとの間に介在しているスペーサによってリードが支えられるので、リードがチップ側に変形するようなことが生じない。よって、本発明は、リードとチップとが短絡的接触を行うと言う従来の問題を解決することがでる。

【0011】第1発明のCCD固体撮像素子パッケージの封止方法は、リードをテープボンディングしたチップに透明絶縁板を重ね、チップと透明絶縁板の周辺部同士50をリード貫通部分を含めて相互にシール剤で封止する際

に、チップの外縁寸法より僅かに小さい外縁寸法を有する透明絶縁板の周辺部の下面に封止用のシール剤を塗布し、透明絶縁板の外縁がチップの電極パッドの外縁と同じか、僅かに外方に位置するように透明絶縁板を位置決めしてチップ上に載せ、かつリードフレームの下面がリードの上面より高い位置になるようにチップとリードフレームを保持した状態で透明絶縁板をチップに押圧しつつシール剤を硬化させることを特徴としている。

【0012】本発明で使用する透明絶縁板は、チップの 平面外形寸法(幅)が3~5mm角の時、その平面外形寸 10 法がチップの平面外形寸法より片側約0.2 mmから約 0. 4 mm程度小さい。本発明で使用するリードは、リー ドの電極パッド接合端から外方に向かうに従ってチップ との間隙が大きくなるような形状に予め成形されていて も良く、また平坦なリードフレームを使用し、チップと リードフレームを保持する高さを変えて透明絶縁板を押 圧することにより、このような形状に成形しても良い。 本発明方法では、チップとリードフレームを保持する 際、通常、リードフレームの下面の高さがリードの上面 より約0.1mmから0.3mm程度高くする。この際、リ ードの電極接合端部とリードフレームの保持点との距離 は、約5~10mmである。シール剤が熱硬化性樹脂の場 合には熱キュアを施すことにより、シール剤がUV硬化 性樹脂の場合にはUV露光を施すことにより、それぞれ シール剤を硬化させることができる。

【0013】第2発明のCCD固体撮像素子バッケージの封止方法は、透明絶縁板の周辺部の下面に面取り加工を施し、透明絶縁板の下面の面取り加工領域の内側に封止用のシール剤を塗布し、透明絶縁板に塗布したシール剤がチップの電極パッドの外側領域に位置するように透明絶縁板を位置決めしてチップ上に載せ、かつリードフレームの下面がリードの上面より高い位置になるようにチップとリードフレームを保持した状態で透明絶縁板をチップに押圧しつつシール剤を硬化させることを特徴としている。

[0014]

【発明の実施の形態】以下に、添付図面を参照し、実施例を挙げて本発明の実施の形態を具体的かつ詳細に説明する。

[0015]

【実施例】

実施例1

図1は、第1発明に係るCCD固体撮像素子パッケージ (以下、簡単にCCD固体撮像素子パッケージをCCD パッケージと言う)の実施例1の構成を示す模式的断面 図である。尚、図1から図6の符号は、図7から図9と 同じ部品、材料には同じ符号を付し、その説明を省略す る。本実施例のCCDパッケージ30は、チップ12 と、Cu製のリード32と、ガラスリッド34とを備え ている。

【0016】リード32は、チップ12のAuバンプ1 4を有する面に直交する方向に見て、リード32のAu バンプ接合端36が他端(アウターリード)38に比べ てチップ12側に近い位置になるように折曲された形状 を有している。換言すれば、リード32は、リード32 のAuバンプ接合端14から外方に向かうに従ってチッ プ12との間隙が大きくなるような形状を有している。 他端38がTABテープから切り離されている状態で、 チップ12を水平面に置いたときのリード32のAuバ ンプ接合端36上面と他端38下面との髙低差Hは、約 0. 1 mmから0. 3 mm位である。ガラスリッド34の平 面外形寸法(幅)は、チップ12の平面外形寸法が3~ 5 mmとして、チップ12の平面外形寸法より片側約0. 2mmから0.4mm程度小さく、これにより、ガラスリッ ド34をチップ12上に載せた際、ガラスリッド34の 外縁部が、チップ12のAuバンプ14の外縁を結ぶ線 とほぼ同じ位置に来るか、又は多少外方に位置する。チ ップ12とガラスリッド34の周辺部同士は、シール剤 22により封止され、中央部は中空部20として構成さ 20 れている。

【0017】次に、図2及び図3を参照して、CCDバ ッケージ30の製造においるチップ12とガラスリッド 34との圧着工程を説明する。図2に示すように、上述 した形状に成形されたリード32をチップ12のAuバ ンプ14上にテープボンディングする。一方、チップ1 2と対面するガラスリッド34の周辺部下面にシール剤 22をディスペンサ等により塗布する。次いで、図3に 示すように、チップ12を載置台A上に載せ、更にリー ド32のTABテープ (図示せず) を支持台Bに載せ る。続いて、チップ12の周辺部上にシール剤22が来 るようにチップ12とガラスリッド34とを位置合わせ した後、ガラスリッド34をチップ12上に圧着する。 【0018】この際、図3に示すように、TABテープ の保持高さがガラスリッド34の下面高さより高く、T ABテープの下面とガラスリッド34の下面との高低差 hが約0.1mm~約0.3mm程度になるようにTABテ ープ及びチップ12を保持する。尚、TABテープの保 持点38とリードのAuバンプ接合端36の水平距離 は、約5~10mmである。リード34は、このような髙 40 低差が生じるように予め成形された形状を有するものを 使用しても良く、また通常の平坦な形状のリードを有す るTABテープを使用し、ガラスリッド34の圧着時に 上述の髙低差がでるようにチップ12及びTABテープ を支持しても良い。次いで、シール剤22が熱硬化性か UV硬化性かによって異なる必要な硬化処理を施すと、 チップ12とガラスリッド34の間の周辺部がシール剤 22により封止され、図1に示すような本発明に係るC CDパッケージ30を得ることができる。

【0019】実施例1のCCDバッケージ30では、リ50 ード32が上述のような形状に折曲されているので、リ

7

ード32とチップ30の外縁部との間隙が外方に向かって大きくなり、かつガラスリッド34の外縁部がチップ12のAuバンプ14の外縁にほぼ位置している。よって、ガラスリッド34をチップ12に圧着した際にも、リード32がチップ12の外縁部に接触して短絡現象を引き起こしたり、CCD固体撮像素子の特性の低下を招くようなことはない。

【0020】実施例2

図4は第2発明に係るCCDバッケージの実施例2で使用したガラスリッド42を示す模式的断面図であり、図 10 5は実施例2のCCDバッケージ40の構成を示す模式的断面図である。本実施例のCCDバッケージ40は、実施例1のガラスリッド34に代えて、図4に示すガラスリッド42を使用している。ガラスリッド42は、その平面外形寸法がチップ12の平面外形寸法とほぼ同じあって、かつその周辺部のチップ12に対面する面44で面取り(M)加工が施されている。その際、図3に示すh寸法を維持しつつ図3に示すようにCCDバッケージ40のチップ12とTABテープとを保持した場合に、ガラスリッド42の周辺部下面がリード32の形状 20に合わせた形状になるように面取り加工が施されている。

【0021】以上の構成により、CCDバッケージ40では、ガラスリッド34をチップ12に圧着した際にも、リード32とチップ30の外縁部との間隙が大きくなり、リード32がチップ12の外縁部に接触して短絡現象を引き起こしたり、CCD固体撮像素子の特性の低下を招くようなことはない。

【0022】実施例3

本実施例は第3発明のCCDバッケージの実施例であって、図6(a)は実施例3のCCDバッケージ50のリードを含む断面での模式的断面図、図6(b)はCCDバッケージ50のリードを含まない断面での模式的断面図である。本実施例のCCDバッケージ50は、図7に示す従来のCCDパッケージ10の構成に加えて、図6(a)に示すように、リード16とチップ12との間に絶縁性材料で形成された、例えば石英製のスペーサ52を備えている。スペーサ52の高さは、Auバンプ14とほぼ同じ高さを有している。Auバンプ14とスペーサ52との間は、シール剤22により封止されている。また、リード16を含まない断面では、チップ12とガラスリッド18との間の周辺部は、図6(b)に示すように、シール剤22により封止されている。

【0023】以上の構成により、CCDバッケージ50では、ガラスリッド18をチップ12に圧着した際に仮にリード16に押圧力が作用しても、スペーサ52により支えれているので、リード16が変形してチップ12の外縁部に接触すること防止される。よって、リード16がチップ12の外縁部に接触して短絡現象を引き起こしたり、CCD固体撮像素子の特性の低下を招くような50

ことはない。

[0024]

【発明の効果】請求項1の発明によれば、リードの電極バッド接合端から外方に向かうに従ってチップとの間隙が大きくなるような形状を有するリードと、外縁寸法がチップの外縁寸法より僅かに小さい透明絶縁板とを備え、透明絶縁板の外縁をチップの電極バッドの外縁と同じか、僅かに外方に位置させることにより、本発明に係るCCD固体撮像素子バッケージは、透明絶縁板をチップに圧着した際にも、リードがチップの外縁部に接触して短絡現象を引き起こしたり、チップの特性の低下を招くようなことはない。

8

【0025】請求項2の発明によれば、リードの電極バッド接合端から外方に向かうに従ってチップとの間隙が大きくなるような形状を有するリードと、チップに対向する面が面取り加工されている透明絶縁板とを備えることにより、本発明に係るCCD固体撮像素子パッケージは、透明絶縁板をチップに圧着した際にも、リードがチップの外縁部に接触して短絡現象を引き起こしたり、チップの特性の低下を招くようなことはない。

【0026】本発明に係るCCD固体操像素子バッケージを適用すれば、パッケージが小型化、薄型化されても、従来のCCD固体操像素子バッケージで生じていたエッジ短絡現象が起き難い。よって、製品歩留りが向上し、安定した生産性を確保するととができる。

【図面の簡単な説明】

【図1】本発明に係るCCD固体撮像素子パッケージの 実施例1の構成を示す模式的断面図である。

【図2】図1のCCDパッケージにおけるガラスリッド とチップとの封止工程を説明する図である。

【図3】図2に引き続く封止工程を説明する図である。

【図4】本発明に係るCCD固体撮像素子バッケージの 実施例2のガラスリッドの断面を示す模式的断面図である。

【図5】本発明に係るCCD固体撮像素子バッケージの 実施例2の構成を示す模式的断面図である。

【図6】図6(a)及び(b)は、それぞれ本発明に係るCCD固体撮像素子バッケージの実施例3の要部構成を示す模式的断面図である。

【図7】従来のCCD固体撮像素子パッケージの構成を 示す模式的断面図である。

【図8】従来のCCD固体撮像素子バッケージにおける ガラスリッドとチップとの封止工程を説明する図であ る。

【図9】従来のCCD固体撮像素子バッケージにおける問題点を説明するCCD固体撮像素子バッケージの断面図である。

【符号の説明】

10 従来のCCD固体撮像素子パッケージ

50 12 チップ

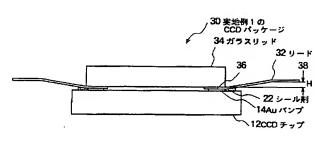
9

- 14 Auバンプ
- 1.6、32 リード
- 18、34、42 ガラスリッド
- 20 中空部
- 22 シール剤
- 30 実施例1のCCD固体撮像素子パッケージ

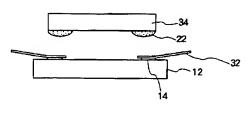
*36 リードのAuバンプ接合端部

- 38 リードフレームの支持点
- 40 実施例2のCCD固体撮像素子パッケージ
- 44 ガラスリッドのチップに対向する面
- 50 実施例3のCCD固体撮像素子パッケージ
- 52 スペーサ

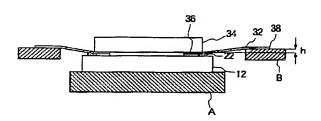
【図1】



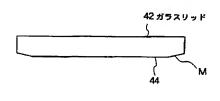
[図2]



[図3]

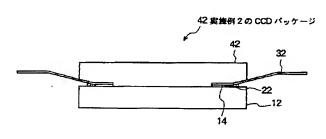


【図4】

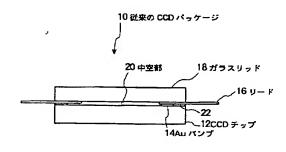


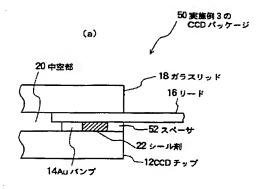
【図6】

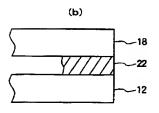
【図5】



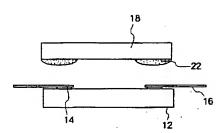
【図7】



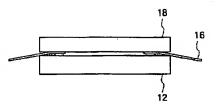








【図9】



【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第2区分

【発行日】平成13年9月28日(2001.9.28)

【公開番号】特開平9-69618

【公開日】平成9年3月11日(1997.3.11)

【年通号数】公開特許公報9-697

【出願番号】特願平7-246594

【国際特許分類第7版】

H01L 27/14 21/60 311 23/02 H04N 5/335 [FI]

H01L 27/14 D 21/60 311 W 23/02 F H04N 5/335 V

【手続補正書】

【提出日】平成12年12月14日(2000.12.14)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0017

【補正方法】変更

【補正内容】

【0017】次に、図2及び図3を参照して、CCDバッケージ30の製造におけるチップ12とガラスリッド34との圧着工程を説明する。図2に示すように、上述した形状に成形されたリード32をチップ12のAuバンプ14上にテーブボンディングする。一方、チップ12と対面するガラスリッド34の周辺部下面にシール剤*

*22をディスペンサ等により塗布する。次いで、図3に示すように、チップ12を載置台A上に載せ、更にリード32のTABテープ(図示せず)を支持台Bに載せる。続いて、チップ12の周辺部上にシール剤22が来るようにチップ12とガラスリッド34とを位置合わせした後、ガラスリッド34をチップ12上に圧着する。

【手続補正2】

【補正対象書類名】図面

【補正対象項目名】図5

【補正方法】変更

【補正内容】

【図5】

